```
DIALOG(R) File 345: Inpadoc/Fam. & Legal Stat
(c) 2003 EPO. All rts. reserv.
3152197
Basic Patent (No, Kind, Date): JP 55100165 A2 800730
Patent Family:
    Patent No
                Kind Date
                                Applic No
                                             Kind Date
```

JP 84006231 B4 840209

JP 55100165 A2 800730

JP 798557 790126 (BASIC) Α JP 798557 Α 790126

<No. of Patents: 002>

Priority Data (No, Kind, Date):

JP 798557 A 790126

# PATENT FAMILY:

JAPAN (JP)

Patent (No, Kind, Date): JP 55100165 A2 800730

PRINTING MONITOR SYSTEM OF INK JET PRINTER (English)

Patent Assignee: RICOH KK

Author (Inventor): SATOU TSUTOMU

Priority (No, Kind, Date): JP 798557 A 790126 Applic (No, Kind, Date): JP 798557 A 790126

IPC: \* B41J-003/04

JAPIO Reference No: \* 040147M000082 Language of Document: Japanese

Patent (No, Kind, Date): JP 84006231 B4 840209 Priority (No, Kind, Date): JP 798557 A 790126 Applic (No, Kind, Date): JP 798557 A 790126

IPC: \* B41J-003/04

Language of Document: Japanese

		•

#### **卯特許出顧公告** (1)日本国特許庁(JP)

#### 昭59-6231 報(B2) 母特 許 公

DInt.Cl.3

識別記号 庁内整理番号

20分公告 昭和59年(1984) 2月9日

3/04 102 B 41 J

7231-2C

発明の数. 1

(全5頁)

## **タインクジェットプリンタの印字監視装置**

顧 昭54-8557 2)特.

頭 昭54(1979)1月26日 多出

日公 開 昭55-100165

❸昭55(1980) 7月30日

**70 杂明者 佐藤竹並** 

東京都大田区中馬込1丁目3番6 号 株式会社リコー内

卯出 願 人 株式会社リコー 東京都大田区中馬込1丁目3番6

邳代 瑾 人 弁理士 鳥井 清

#### の特許請求の範囲

1 ヘッドのノズル先端に設けられ、インク商が 噴射されたか否かをパルス的に検出するセンサー とそのセンサーによつて検出されたインク熵の噴 針数のカウント値とヘッドに与えられる印字指令 ツト抜け検出信号を出すインク商噴射監視回路と、 その検出信号をカウントしてドツト抜け数が設定 値に達するとエラー信号を出すドツト抜け監視回 路とによつて構成されたインクジェツトプリンタ の印字監視装置。

#### 発明の詳細な説明

本発明は、印字のドツト抜けを検出し、その検 出数に応じてプリント停止を行なわせるようにし たインクジェツトプリンタの印字監視装置に関す

一般に、インパクトプリンタあるいはタイプホ イール式プリンタなどのように活字を用いて印字 を行なわせるものでは、印字抜けを生ずることが あるが、このような印字抜けはプリントされた記 分解された文字などを複数ドツトにより印字する インクジェットプリンタでは、前述のような印字

抜けはないがドツト抜けを生ずることがある。こ のようなドツト抜けは記録紙をみただけでは簡単 に判明することができず、最悪な場合には、例え ばかたかなの「ウ」にドツト抜けを生じて「ワ」 5 になつてしまうなどの誤認を生じてしまうおそれ が多分にある。

本発明はこのような点を考慮してなされたもの で、ドツト抜けを確実に検出するとともに、その 検出数が一定以上になつたときプリント停止を行 10 なわせるようにしたインクジェットプリンタの印 字監視装置を提供するものである。

本発明によるインクジェツトプリンタの印字監 視装置は、インクジェツトプリンタのノズルから 噛射されるインク商を検出する手段を設け、その 15 噴射されたインク商数をカウントし、そのカウン ト数がインクジェツトプリンタの印字(駆動)パ ルス数と一致しないときにドツト抜けの検出信号 を発生し、その検出信号をカウントしてそれが予 め設定された値に達するとエラー信号を出してプ のカウント数とを比較して両者に差を生ずるとド 20 リント停止を行なわせるようにしたものである。 以下、添付図面を参照。て本発明の一実施例に ついて詳述する。

> 第1図は本発明に係るインクジェットプリンタ のヘツド部分の構造を示すもので、ノズル1の先 25 方に基台2を設け、これにノズル1から噴射され たインク商を検出することができるように、一対 の発光素子3および受光素子4からなる、例えば ホトカプラなどからなる光センサーを取付けるこ とによつて構成されている。なお、図中5はイン 30 ク商を噴射させるためにノズル1を励振させる電 歪振動子を示している。

また、第2図は前記光センサー6の検知出力に 応じて、印写時にドツト抜けを生じたか歪かを監 視するインク商噴射監視回路を示すもので、光セ 像紙をみればすぐに判明する。これに対し、画業 35 ンサー 6 の出力の論理否定をとるNOT回路7 の 出力Bに応じて前記ノズル1から噴射されたイン ク価数をカウントする第1のパイナリカウンタ 8

3

と、画素単位ととのデジタル画像信号Sに応じて 第1図に示したヘッドを駆動するヘッド駆動回路。 9と、この駆動回路9から前記へツド1に与えら れる印写指令人のパルス数をカウントする第2の パイナリカウンタ10と、これら第1および第2 5 のパイナリカウンタ8,10の各カウント出力を 比較し、両出力値が異なつたときにドツト抜けの 検出出力F(排他的論理和出力)を生ずる比較回 路11と、前記ヘッド駆動回路9の出力Aに応じ て比較回路11にその比較動作のタイミングをと 10 るクロツク信号Eを送る制御回路12とによつて 模成されている。

さらに、第3図は前記インク商噴射監視回路の 出力下に応じてドット抜け数の程度を監視するド ベル状態に応じて動作する単安定マルチパイプレ ータ13と、その出力Gをカウントするパイポリ カウンター4と、そのカウンタ出力を解読してそ の結果が予め設定された一定の値に達するとイン クジエツトプリンタにエラー信号Hを送るデコー 20 ダ15とによつて構成されている。また、前記単 安定マルチパイプレータ13の出力Gがリセツト 信号RS1として、第2図に示したインク商噴射 監視回路における第1および第2のパイナリカウ ンタ8,10に送られるようになつている。

このように構成された本発明によるインクジェ ツトプリンタの印字監視装置の動作について、以 下説明をする。

まず、第2図に示したインク商噴射監視回路の 動作について、第4図のタイムチャートとともに 30 述べる。

記録される文字などのドツト数に応じたデジタ ル画像信号がヘッド駆動回路 9 に与えられると、 第1図に示すヘッド部分の電査振動子5に印写指 スごとに電査振動子5が励振してノズル1から印 字の1ドツトを形成するインク商を噴射させると ともに、その出力ペルス数がカウンタ1日によつ てカウントされる。ノズル1からインク流が噴射 光素子3から受光素子4へ常時送られていた光が しや断され、瞬間的に受光素子4の出力が零にな り、NOT回路1によつてその論理否定をとるこ とにより、インク海が噴射されるごとにパルス状 の検出出力Bが得られる。

ヘツド駆動回路 9 からパルス状の印写指令 Aが 出力すると、その印写指令Aが制御回路12にも 送られ、ことで印写指令人のパルス電圧がヘツド に印加されて実際に噴射されたインク筒が光セン サー6によつて検出されるまでの時間 t だけ遅ら せたクロツク信号Eを比較回路11に送出する。

なお実際のインク商噴射数をカウントする第1 のカウンタBおよび印写指令Aのパルス数をカウ ントする第2のカウンタ10は、それぞれ次のパ ルスが送り込まれるまでその時のカウント値を保 持することができるものを使用する。また、これ らのカウンタ8,10は、パイナリカウンタに限 らず入力パルスの加算計数を行なう普通のユニバ ツト抜け監視回路を示すもので、前記出力下のレ 15 ーサルカウンタを用いてもよいことはいうまでも ない。

次に、制御回路12の出力 Eによつて動作タイ ミングのとられた比較回路11は、第1および第 2のカウンタ8,10の各カウント内容を同時に 読込んで両者のカウント内容を比較し、一致して いればその出力Fを零(Lレベル)に保ち、その カウント内容に差異を生じたときに比較出力下が Hレベルになつて印字のドット抜けが生じたこと を検出する。すなわち、第4図のタイムチャート 25 に示すように、印字指令Aがあつたにもかかわら ずノズル1からインク商が噴射されずに光センサ -6の出力Bが零であると(図中a部分で示す)。 第1のカウンタ8のカウント内容(この実施例で は、第1および第2のカウンタ8,10ともに4 ピツトのコード化されたカウント出力を生ずるよ うに構成されている)と第2のカウンタ10のカ ウント内容とに差異を生ずることになり、その結 果印写される第5番目のドツトが印写されないで 抜けてしまうことになるので、その時点で比較同 令▲のパルス電圧が印加され、これにより各ペル 35 路11がそのドット抜けを検出してHレベル出力 Fを生ずることになる。

次に、インク商噴射監視回路の検出出力下がL レベルからHレベルになると、第3図のドツト抜 け監視回路の単安定マルチパイプレータ13がそ されると、そのインク商により光センサー6の発 40 の入力FのL→Hのエツジの変化によりトリガさ れて一定幅のパルス信号日を生じてこれが次設の パイナリカウンタ14に送られるとともに、その 出力G(RS1)により第2図中の噴射インク滴 カウント用の第1のパイナリカウンタ8および印

写パルスカウント用の第2のパイナリカウンタ 10をそれぞれリセツト状態にする。このカウン タのリセツト動作は、これら2つのパイナリカウ ンタ8,10を同じ値にセツトしたことになり、 単安定マルチパイプレータ13の出力ひを零にし、 以後各カウンタ8,10の内容に差を生ずる(ド ツト抜けの発生)たびに前述と同様の動作をくり 返すことになる。ドツト抜け監視回路のパイナリ 出力パルス数をカウントしてその内容をデコーダ 15に送る。なお、このパイナリカウンタ146 保持形のものが使用される(普通のユニバーサル カウンタでもよい)。デコーダ15は、パイナリ してその結果がこれに予め設定された数、例えば 100に達するとエラー信号日を出してインクジ エツトプリンタを停止させるとともに、前記パイ ナリカウンタ14をリセツトさせる(リセツト信 リセツトは、デコーダ15のエラー信号H出力時 のみにこれを行なわせるだけでは、印字に特に不 都合をきたさないようなまれに生ずるドット抜け によつても長時間たつと必ずエラー信号Hが出さ を設定し、その間にドツト抜けのカウント数が一 定に達しないときに強制的にパイナリカウンタ 1 4をリセツトするようにしてもよい。

したがつて、本発明によるインクジェットプリ プリンタのヘッド駆動系統が故障して電査振動子 5に与えられる励振電圧が不適切で印写指令があ つたにもかかわらずノズル1からインク商が噴射 されないような場合、ノズル1の目詰りあるいは

インク切れによるインク商噴射の不発時などに確 実にそれを検出してインクジェットプリンタを自 動的に停止させることができることになる。

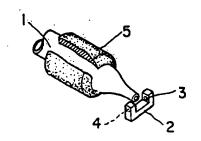
以上、本発明によるインクジェツトプリンタの ドツト抜け監視回路の入力ドがLレベルになつて 5 印字監視装置にあつては、ヘツドのノズル先端に インク病が噴射されたか否かをパルス的に検出す るセンサー(光センサーに限らず、その他電磁的 に検出するものなどを用いてもよい)を設けると ともに、そのセンサーによつて検出された実際の カウンタ1 4は単安定マルチパイプレータ13の 10 インク商の資射数とヘッドに与えられる印写指令 のパルス数とを比較してドツト抜けを検出するイ ンク商噴射監視回路、およびその検出出力をカウ ントしてドツト抜け数が一定の値に達するとエラ 一信号をインクジェツトプリンタ本体に与えるド カウンタ14から送られてくるコード信号を解読 15 ツト抜け監視回路を設けることによつて構成され たもので、ヘッド駆動部の故障などにより確認し にくい印字のドツト抜けを生じたとき、あるいは ノズルの目詰り、インク切れを生じたときに確実 にそれを検出してインクジェツトプリンタを自動 号RS2)。なお、このパイナリカウンタ14の 20 的に停止させることができるという優れた利点を 有している。

### 図面の簡単な説明

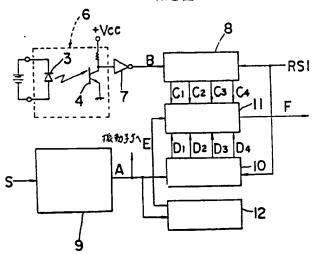
第1図は本発明の一実施例におけるヘッド部分 の構造を示す斜視図、第2図は同実施例における れてしまうため、タイマーを用いてある特定時間 25 インク病域射監視回路のブロツク構成図、第3図 は同実施例におけるドツト抜け監視回路のブロッ ク構成図、第4図はインク商噴射監視回路におけ る各部信号のタイムチャートである。

1……ノズル、5……電歪「効子、6(3,4) ンタの印字監視装置では、例えばインクジェツト 30 ……光センサー、8,10,14……バイナリカ ウンタ、9……ヘツド駆動回路、1.1……比較回 路、12……制御回路、13……単安定マルチバ イブレータ、15……デコーダ。

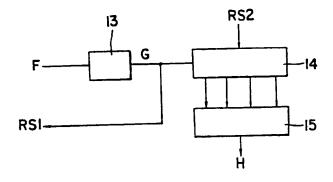
**鐵1**図



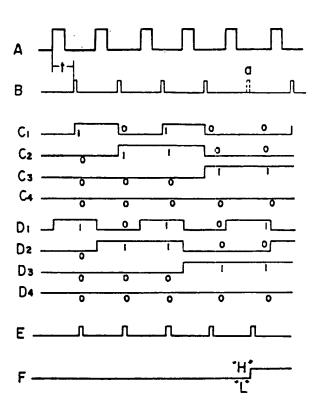
第2図



第3図



第4図



		·	
		·	
			•